

УТВЕРЖДАЮ

Проректор по образованию

С.В. Никулин

Министерство науки и высшего образования Российской Федерации
Федеральное государственное бюджетное образовательное учреждение высшего образования
"Вятский государственный университет"

Факультет автоматики и вычислительной техники (ОРУ)**РАСПИСАНИЕ ПРОМЕЖУТОЧНОЙ АТТЕСТАЦИИ**

День	Интервал	ИНБс-5301-01-00
вторник 11.06.24	08:20-09:50	
	10:00-11:30	Электронные системы безопасности Зачет Репкин Д.А. 3-203
	11:45-13:15	
	14:00-15:30	
	15:45-17:15	
	17:20-18:50	
	18:55-20:25	
четверг 13.06.24	08:20-09:50	
	10:00-11:30	
	11:45-13:15	
	14:00-15:30	
	15:45-17:15	
	17:20-18:50	Проектирование устройств и систем на цифровых сигнальных процессорах Зачет Земцов М.А. 3-2046
	18:55-20:25	
пятница 14.06.24	08:20-09:50	
	10:00-11:30	
	11:45-13:15	
	14:00-15:30	Основы анализа данных Консультация Прозоров Д.Е. 3-206
	15:45-17:15	
	17:20-18:50	
	18:55-20:25	
понедельник 17.06.24	08:20-09:50	
	10:00-11:30	
	11:45-13:15	
	14:00-15:30	Основы анализа данных Экзамен Прозоров Д.Е. 3-206
	15:45-17:15	
	17:20-18:50	
	18:55-20:25	
пятница 21.06.24	08:20-09:50	
	10:00-11:30	Проектирование защищенных телекоммуникационных систем Защита курсовых проектов Частиков А.В. 3-206
	11:45-13:15	Проектирование защищенных телекоммуникационных систем Консультация Частиков А.В. 3-206
	14:00-15:30	
	15:45-17:15	
	17:20-18:50	
	18:55-20:25	

понедельник 24.06.24	08:20-09:50	
	10:00-11:30	Проектирование защищенных телекоммуникационных систем Экзамен Частиков А.В. 3-206
	11:45-13:15	
	14:00-15:30	
	15:45-17:15	
	17:20-18:50	
	18:55-20:25	